



به نام ایزد دانا

**(کاربرگ طرح درس)**

تاریخ به روز رسانی:

نیمسال دوم سال تحصیلی ...۹۷-۹۸...

دانشگاه ..... دانشگاه

فارسی: معماری کامپیوتر		تعداد واحد: نظری... عملی... مقطع: کارشناسی □ کارشناسی ارشد □ دکتری □	
نام درس		پیش نیازها و هم نیازها: مدارهای منطقی	
لاتین: Computer system architecture			
مدرس/مدرسین: فرزین یغمایی		شماره تلفن اتاق:	
پست الکترونیکی: f_yaghmaee@semnan.ac.ir		منزلگاه اینترنتی:	
برنامه تدریس در هفته و شماره کلاس:			
اهداف درس: آشنایی با ساختار داخلی ریزپردازنده ها و امکانات آنها - آشنایی با برنامه نویسی اسمبلی			
امکانات آموزشی مورد نیاز:			
نحوه ارزشیابی	فعالیت های کلاسی و آموزشی	ارزشیابی مستمر (کوئیز)	امتحان میان ترم
درصد نمره	۵	۱۰	۳۰
امتحان پایان - ترم			۶۵

معماری کامپیوتر	نویسنده موریس مانو	منابع و مآخذ درس
-----------------	--------------------	------------------

**بودجه بندی درس**

توضیحات	مبحث	شماره هفته آموزشی
	مقدمه ای بر مدار منطقی - سیستم های عدد نویسی - اعداد منفی -	۱
	مقدمه ای بر مدار منطقی - مدارات ترکیبی - ماژولهای دیکودر - مالتی پلکسور - جمع کننده تمام	۲
	مقدمه ای بر مدار منطقی - مدارات ترتیبی - فلیپ فلاپها	۳
	آشنایی با عملگرهای منطقی و محاسباتی - طراحی واحد محاسباتی ALU	۴
	آشنایی با دستورالعمل های پردازنده - مقدمه ای بر زبان بر اسمبلی	۵
	آشنایی با مکانیزمهای input/output - وقفه ها	۶
	طراحی واحد کنترل - نمونه های برنامه نویسی اسمبلی	۷
	پردازنده های چند آدرسه - مدهای آدرس دهی	۸
	معرفی Pipeline و انواع آن	۹
	چگونگی حل مشکلات pipeline	۱۰
	معرفی مفهوم ریز برنامه نویسی و نحوه اجرای آن	۱۱
	ادامه ریز برنامه نویسی - پردازنده های CISC و RISC	۱۲
	حافظه ها ی اصلی و جانبی - معرفی حافظه های انجمنی	۱۳
	معرفی حافظه نهان cache و چگونگی ساخت آن - الگوریتمهای جایگزینی	۱۴
	معرفی مفهوم صفحه بندی و حافظه مجازی	۱۵
		۱۶

